

МИКРОСХЕМА 590КН33У

Интегральная микросхема 590КН34У – аналоговый мультиплексор 8x1.

Схема расположения выводов

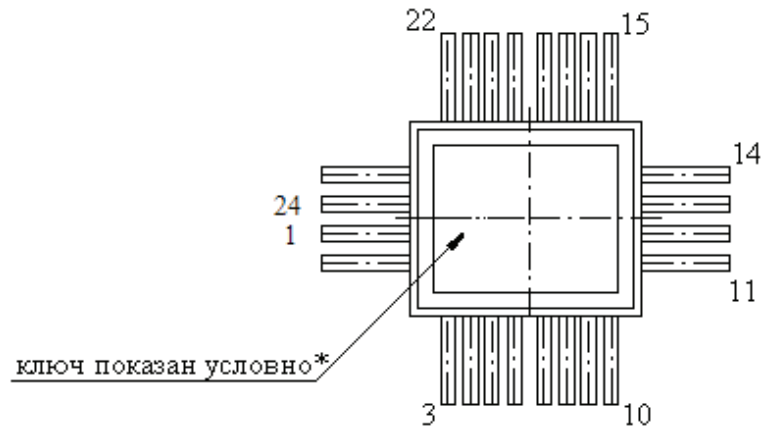


Таблица назначения выводов

Номер вывода	Назначение	Номер вывода	Назначение
1	Логический вход IN1	13	Логический вход IN3
2	Аналоговый выход S1A	14	Аналоговый выход S3A
3	Свободный	15	Свободный
4	Аналоговый вход D1	16	Свободный
5	Аналоговый выход S1B	17	Аналоговый вход D3
6	УП2 = -15 В	18	Аналоговый выход S3B
7	0 В	19	УП1 = +15 В
8	Аналоговый выход S2B	20	Аналоговый выход S4B
9	Аналоговый вход D2	21	Аналоговый вход D4
10	Свободный	22	Свободный
11	Аналоговый выход S2A	23	Аналоговый выход S4F
12	Логический вход IN2	24	Логический вход IN4

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

при $t = (25 \pm 10) \text{ }^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Норма		Примечания
	не менее	не более	
Ток утечки аналогового входа, нА	-	20	1
Ток утечки аналогового выхода, нА	-	20	1
Входной ток низкого уровня, мкА	-	0,1	1
Входной ток высокого уровня, мкА	-	0,1	1
Ток потребления при высоком уровне управляющего напряжения, мкА			
от положительного источника	-	0,35	1
от отрицательного источника	-	0,35	1
Ток потребления при низком уровне управляющего напряжения, мкА			
от положительного источника	-	0,35	1
от отрицательного источника	-	0,35	1
Время включения, нс	-	175	1,2
Время выключения, нс	-	175	1,2
Сопротивление в открытом состоянии, Ом	-	50	1,3

Примечания: 1. Напряжение питания $U_{п1}$ от 13,5 до 16,5 В, $U_{п2}$ от минус 16,5 до минус 13,5 В, управляющее напряжение низкого уровня от 0 до 0,8 В, управляющее напряжение высокого уровня от 4 В до $U_{п1}$; коммутируемое напряжение от минус 15 до 15 В. Управляющее напряжение высокого уровня должно быть не более $U_{п1}$; абсолютная величина $U_{п1}$, $U_{п2}$ должна превышать абсолютную величину коммутируемого напряжения не менее, чем на 0,5 В.

2 Сопротивление нагрузки не более 0,3 кОм, емкость нагрузки не более 35 пФ.

3 Коммутируемый ток – -1 мА.